

ГАПОУ СО «Режевской политехникум»

Утверждаю
Директор  Дрягина
« 07 » 09 2017 г.



Комплект оценочных средств
для проведения промежуточной аттестации
в рамках основной профессиональной образовательной программы
по СПССЗ 09.02.01 «Компьютерные системы и комплексы»
По МДК 02.01: «Микропроцессорные системы»

Реж, 2017 год

Разработчик:

Кочнева Я. А. преподаватель информационных дисциплин, 1 категория.

Эксперты от работодателя:

(место работы) (занимаемая должность) (инициалы, фамилия)

(место работы) (занимаемая должность) (инициалы, фамилия)

I. Паспорт комплекта оценочных средств

1. Область применения комплекта оценочных средств

Комплект оценочных средств предназначен для оценки результатов освоения МДК 02.01 «Микропроцессорные системы»

Таблица 1

Результаты освоения (объекты оценивания)	Основные показатели оценки результата и их критерии	Тип задания	Форма аттестации
ОК 1. Понимать сущность и социальную значимость своей будущей профессии, проявлять к ней устойчивый интерес.	– Проявляет ответственное отношение к выполнению заданий и решению всех поставленных задач.	<i>Тестирование</i>	<i>Зачет</i>
ОК 2. Организовывать собственную деятельность, выбирать типовые методы и способы выполнения профессиональных задач, оценивать их эффективность и качество;	– Организует собственную деятельность; – выбирает типовые методы и способы выполнения профессиональных задач; – оценивает эффективность и качество выполнения профессиональных задач.		
ОК 3. Принимать решения в стандартных и нестандартных ситуациях и нести за них ответственность;	– принимает решения в стандартных и нестандартных ситуациях и несет за них ответственность; – контролирует качество выполнения на всех этапах практической работы, обобщает результаты, несет ответственность за результаты своей работы.		
ОК 4. Осуществлять поиск и использование информации, необходимой для эффективного выполнения профессиональных задач, профессионального и личностного развития;	– осуществляет поиск точной информации по заданию		
ОК 6. Работать в команде, эффективно общаться с коллегами, руководством, клиентами.	– выстраивает рациональное общение с руководителем.		
ОК 7. Брать на себя ответственность за работу членов команды (подчиненных), за результат выполнения заданий	– берет на себя ответственность за результат выполнения задания		
ОК 8. Самостоятельно определять задачи профессионального и личностного развития, заниматься самообразованием, осознанно планировать повышение квалификации;	– самостоятельно определяет задачи профессионального и личностного развития; – занимается самообразованием;		
ОК 9 Ориентироваться в условиях частой смены технологий в профессиональной деятельности.	– отслеживает изменения в области профессиональной деятельности; – вносит изменения в свою деятельность в соответствии с произошедшими изменениями		
– ПК 2.1. Создавать программы на языке ассемблера для микропроцессорных систем.	– Умение составлять, отлаживать программы на Ассемблере для микроконтроллера		
– ПК 2.2 Производить тестирование и отладку микропроцессорных систем.	– Умение производить тестирование и отладку микропроцессорных систем		

2. Комплект оценочных средств

2.1. Вопросы для подготовки к зачету:

1. Системная магистраль.
2. Классификации вычислительных систем
3. Микропроцессоры: типы и характеристики
4. Возможности и области применения микропроцессоров и микропроцессорных систем
5. Классификация МП
6. Модульный принцип построения МК
7. Основные характеристики и структура типового МК
8. Архитектура типового МК.
9. Устройство управления (УУ), арифметико-логическое устройство (АЛУ)
10. Система команд
11. Способы адресации
12. Организация ввода/вывода в МК
13. Форматы передачи данных
14. Способы обмена информацией в МК
15. Организация прерываний в МК
16. Контроллеры прямого доступа к памяти
17. Средства разработки микропроцессорных систем
18. Минимизации потребления энергии в системах с МК
19. Аппаратно-программные средства повышения надежности работы
20. Запоминающие устройства (ЗУ). Структура ЗУ.
21. Понятие периферийного интерфейса

Условия выполнения задания:

Инструкция к тесту

Тест содержит 30 вопросов. Вопросы сформулированы таким образом, что предполагают однозначный правильный ответ или выбор нескольких ответов – правильных.

Работа выполняется студентами на листе опроса. Ответы вписываются в соответствии с нумерацией теста и листа опроса. Это могут быть буквы, цифры, слова. Старайтесь не делать исправлений. Ответ не должен вызывать сомнений у проверяющих. По окончании сдается тест и лист опроса.

Оценка (в баллах) выполнения теста в зависимости от числа правильных ответов:

1. Место выполнения задания: кабинет №2 «Микропроцессорные системы» учебный корпус ул. Ленина,4
2. Максимальное время выполнения задания: 1 час.

Пакет экзаменатора - приложение № 1

Государственное автономное профессиональное образовательное учреждение Свердловской области
 «Режевской политехникум»
 Пакет экзаменатора по МДК 02.01 «Микропроцессорные системы»
 Специальность 09.02.01 «Компьютерные системы и комплексы» Курс __, группа __, очное отделение

ФИО студента _____ Задание: № варианта теста _____								
Результаты освоения (объекты оценки)	Критерии оценки результата (в соответствии с разделом 1 «Паспорт комплекта контрольно-оценочных средств»)	Отметка о выполнении <i>Протисью ставится оценка (отлично, хорошо, удовлетворительно)</i>						
Создавать программы на языке ассемблера для микропроцессорных систем.	Тест содержит 30 вопросов. Каждый вопрос оценивается 1 баллом. Максимальное кол-во баллов 30. Шкала перевода баллов в оценку: <table border="1" style="margin-left: auto; margin-right: auto;"> <thead> <tr> <th>Количество правильных ответов</th> <th>Оценка (баллы)</th> </tr> </thead> <tbody> <tr> <td>18 – 20</td> <td>3</td> </tr> <tr> <td>21 - 26</td> <td>4</td> </tr> </tbody> </table>	Количество правильных ответов	Оценка (баллы)	18 – 20	3	21 - 26	4	
Количество правильных ответов		Оценка (баллы)						
18 – 20		3						
21 - 26		4						
Производить тестирование и отладку микропроцессорных систем.								
Знание базовую функциональную схему МПС;								
знание программное обеспечение микропроцессорных систем;								
знание структуру типовой системы управления (контроллер) и организацию								

микроконтроллерных систем;	27 - 30	5	
знание			
методы тестирования и способы отладки МПС;			
знание			
состояние производства и использование МПС;			

Преподаватель _____
«__» _____ 20__г.

Тест №1

по МДК 02.01 «Микропроцессорные системы»
по специальности ППСЗ
09.02.01 «Компьютерные системы и комплексы»

Инструкция к тесту.

Тест содержит 30 вопросов. Вопросы сформулированы таким образом, что предполагают однозначный правильный ответ или выбор нескольких ответов – правильных.

Тестовая форма экзамена рассчитана на 60 минут.

Работа выполняется студентом на листе опроса. Ответы вписываются в соответствии с нумерацией теста и листа опроса. Это могут быть буквы, цифры, слова. Старайтесь не делать исправлений. Ответ не должен вызывать сомнений у проверяющих. По окончании сдается тест и лист опроса.

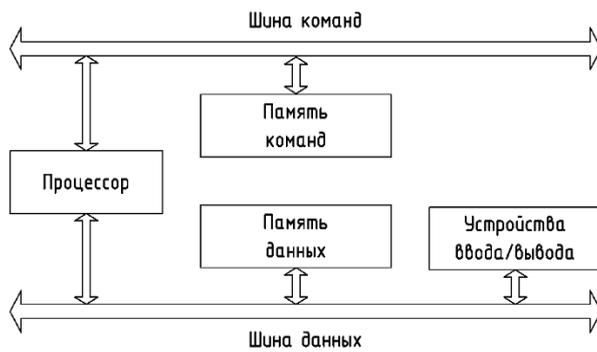
Оценка (в баллах) выполнения теста в зависимости от числа правильных ответов:

Количество правильных ответов	Оценка (баллы)
18 – 20	3
21 - 26	4
27 - 30	5

Каждый вопрос оценивается 1 баллом.

Вопросы

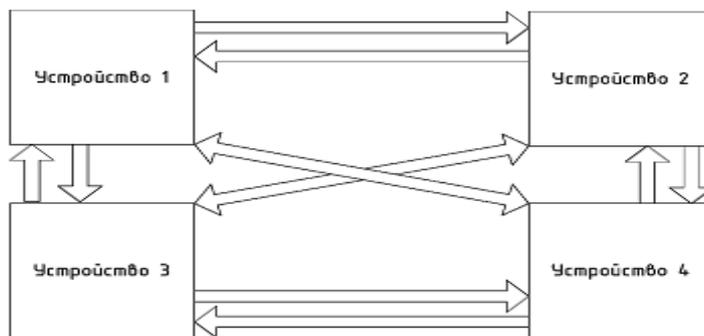
1. На какие микропроцессоры принято разделять «Универсальные микропроцессоры»?
 1. CASC- и RASC-микропроцессоры,
 2. CISC- и RISC-микропроцессоры,
 3. CISK- и RISK-микропроцессоры.
2. Какой тип оперативной памяти в основном используется в ПК?
 1. Статическое ОЗУ
 2. Динамическая ОЗУ
 3. Динамическое ПЗУ
3. Что представляет собой прямая адресация?
 1. предполагает, что операнд (входной) находится в памяти непосредственно за кодом команды.
 2. предполагает, что операнд (входной или выходной) находится в памяти по адресу, код которого находится внутри программы сразу же за кодом команды.
 3. предполагает, что операнд (входной или выходной) находится во внутреннем регистре процессора.
4. Определите к какой архитектуре МП показана на рисунке ниже



1. Гарвардская
 2. Фон Неймона
 3. Принстонская
5. Что представляют собой микропроцессоры?
1. специализированный процессор, предназначенный для управления внешними устройствами – накопителями, дисплеями, принтерами
 2. комплекс технических средств, предназначенных для автоматической обработки информации в процессе решения вычислительных и информационных задач.
 3. программно управляемое устройство, предназначенное для обработки цифровой информации и управления процессами этой обработки, и выполненное в виде одной (или нескольких) ИС с высокой степенью интеграции электронных компонентов.
6. В настоящее время выпускается целый ряд типов МК. На какие классы можно условно их разделить?
1. 8-разрядные МК для встраиваемых приложений; 16- и 32-разрядные МК; цифровые сигнальные процессоры (DSP),
 2. 16-разрядные МК для встраиваемых приложений; 8- и 64-разрядные МК; цифровые сигнальные процессоры (DSP),
 3. 64-разрядные МК для встраиваемых приложений; 8- и 32-разрядные МК; цифровые сигнальные процессоры (DSP).
7. Классификация прерываний:
1. программные, аппаратные, открытые, закрытые,
 2. программные, аппаратные, внешние, внутренние,
 3. уровневые, эффективные, внешние, замкнутые.
8. При каком типе обмена данными процессор заканчивает обмен после подтверждения выполнения операции ?
1. Синхронный
 2. Асинхронный
 3. нет верных ответов
9. Основными характеристиками, определяющими производительность процессорного ядра МК, являются:
1. набор регистров для хранения промежуточных данных, система команд процессора, способы адресации операндов в пространстве памяти, организация процессов выборки и исполнения команды.
 2. набор регистров для хранения промежуточных данных, система команд процессора, способы адресации операндов в пространстве памяти, разрядность шины данных и адреса.
 3. набор регистров для хранения промежуточных данных, система команд процессора, способы передачи операндов в пространстве памяти, организация процессов выборки и исполнения команды.

10. Что представляет собой режим остнова в МК?
1. В этом режиме прекращает работу центральный процессор, но продолжают функционировать периферийные модули, которые контролируют состояние объекта управления.
 2. В этом режиме прекращает работу как центральный процессор, так и большинство периферийных модулей
 3. Основной режим работы МК. В этом режиме МК исполняет рабочую программу, и все его ресурсы доступны.
11. Какие цикл обмена информацией существуют (может быть несколько вариантов ответов) ?
1. Цикл записи
 2. Цикл чтения
 3. Цикл чтение-модификация-запись (ввод-пауза-вывод)
 4. Цикл ПДП.
 5. Цикл запроса и предоставления прерывания.
 6. все перечисленные варианты
12. Как расшифровывается аббревиатура «РОН»?
1. регистры общего назначения,
 2. регистр основного назначения,
 3. регистры общего наименования.
13. Шина данных это -
1. состоит из отдельных управляющих сигналов. Каждый из этих сигналов во время обмена информацией имеет свою функцию
 2. основная шина, которая используется для передачи информационных кодов между всеми устройствами микропроцессорной системы
 3. нет верных вариантов
14. Перечислите три основных устройства, которые входят в состав типичной структуры микропроцессорной системы
-
-
-
15. К какому классу относятся МК серии AVR?
1. к классу 8-ми разрядных МК
 2. 16-ти разрядных
 3. нет правильного ответа
16. Что представляет собой «Кэш-память»?
- a. организованную в виде ассоциативного запоминающего устройства (АЗУ) быстродействующую буферную память ограниченного объема, которая располагается между регистрами процессора и относительно медленной основной памятью и хранит наиболее часто используемую информацию совместно с ее признаками (тегами), в качестве которых выступает часть адресного кода,
 - b. функционально законченное изделие, состоящее из одного или нескольких устройств, основу которой составляет микропроцессор,
 - c. программно управляемое устройство, которое предназначено для обработки цифровой информации и управления процессом этой обработки и выполнено в виде одной или нескольких больших интегральных схем (БИС).
17. Для чего предназначена программа POST?

- a. позволяет производить простейшую диагностику основных узлов компьютера
 - b. хранит информацию о текущем времени и дате
 - c. программа начальной загрузки ПК
18. Классификация прерываний:
- a. программные, аппаратные, открытые, закрытые,
 - b. программные, аппаратные, внешние, внутренние,
 - c. уровневые, эффективные, внешние, замкнутые.
19. Какие бывают способы адресации памяти?
- a. прямой и косвенный,
 - b. обратный и косвенный,
 - c. прямой и обратный.
20. Какой тип команд предназначен для организации всевозможных циклов, ветвлений, вызовов подпрограмм и т.д., то есть они нарушают последовательный ход выполнения программы
- a. команды пересылки данных;
 - b. арифметические команды;
 - c. логические команды;
 - d. команды переходов.
21. Какая структура связей приведена на рисунке



- a. Классическая
 - b. Шинная
 - c. Звезда
22. Управляющая, информационная или иная специализированная цифровая система, построенная на базе МП или микро-ЭВМ, включающая в себя средства связи с объектом управления или с пользователем
- a. Микропроцессорная система
 - b. Микропроцессор
 - c. Однокристалльная микро-ЭВМ
23. Какие виды обмена информацией существуют:
- a. ПДП
 - b. по прерываниям
 - c. Прерывание работы процессора
 - d. Программный обмен информацией.
24. Дайте характеристику микропроцессору?
- a. разрядность, многозадачность, дешевизна,
 - b. тактовая частота, разрядность, архитектура,
 - c. дешевизна, разрядность, многозадачность.
25. Перечислите, из каких основных шин состоит системная магистраль:

26. RISC - архитектура это
- архитектура с сокращенным набором команд.
 - архитектура с традиционной расширенной системой команд.
 - расширенная CISC-архитектура
27. Это часть оперативной памяти, предназначенная для временного хранения данных в режиме LIFO (Last In —First Out).
- таблица вектора прерывания
 - стек
 - кэш
28. Каковы функции микропроцессора?
- выборка команд из основной памяти, дешифрация команд, выполнение арифметических, логических и других операций, закодированных в командах; управляет пересылкой информации между регистрами и основной памятью, между устройствами ввода/ вывода;
 - обработка сигналов, выборка команд из флэш-памяти, решение примеров, пересылка информации по адресу к устройству,
 - деление команд на двухадресную и одноадресную, копирование информации из основной памяти между регистрами, пересылка адресов по шине адреса.
29. Чаще всего в магистрали используются два различных строба обмена, какие?
- строб вывода, строб модификации
 - Строб записи, строб чтения
 - строб чтения, строб модификации
30. Практически, любая микропроцессорная система поддерживает основные режимы обмена по магистрали, укажите какие:
- Программный обмен
 - Аппаратный обмен
 - Обмен с использованием прерываний